


DRIVING METHOD FOR LIQUID CRYSTAL DISPLAY DEVICE**Publication number:** JP10260659 (A)**Also published as:****Publication date:** 1998-09-29 JP3791997 (B2)**Inventor(s):** NAGAI MAKOTO; HIRAI YOSHINORI; TAKANO TOSHIHIRO;
KITAMURA MASAKAZU**Applicant(s):** ASAHI GLASS CO LTD**Classification:****- International:** G02F1/133; G09G3/36; G02F1/13; G09G3/36; (IPC1-7): G09G3/36; G02F1/133**- European:****Application number:** JP19970066764 19970319**Priority number(s):** JP19970066764 19970319**Abstract of JP 10260659 (A)**

PROBLEM TO BE SOLVED: To smoothly display a moving picture and to suppress lateral stripe unevenness by using a driving method based upon a multi-line simultaneous selecting method employing gradations by an AM method. **SOLUTION:** L (L: integer larger than two) scanning electrodes are selected at the same time and a select pulse series is made to correspond to a select matrix of L rows by K columns (K: integer) which substantially has orthogonality. Further, when gradation data are displayed, an RMS voltage applied to pixels on a scanning electrode in an unselected state is held substantially at a specific nonselect voltage value by applying two kind of voltage pulses to pixels so that a component varying with the density level of the data to be displayed is included in respective crest values.; In this case, the frequency of scanning until when the RMS voltage applied to the pixels on the scanning electrode in the unselected state substantially reaches a specific nonselect voltage value is set to more than 2 to less than 2K. Consequently, a moving picture is smoothly displayed and lateral stripe unevenness is suppressed.

Data supplied from the esp@cenet database — Worldwide

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 10-260659

(43)Date of publication of application : 29.09.1998

(51)Int.Cl.

G09G 3/36
G02F 1/133
G02F 1/133

(21)Application number : 09-066764

(71)Applicant : ASAHI GLASS CO LTD

(22)Date of filing : 19.03.1997

(72)Inventor : NAGAI MAKOTO
HIRAI YOSHINORI
TAKANO TOSHIHIRO
KITAMURA MASAKAZU

(54) DRIVING METHOD FOR LIQUID CRYSTAL DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To smoothly display a moving picture and to suppress lateral stripe unevenness by using a driving method based upon a multi-line simultaneous selecting method employing gradations by an AM method.

SOLUTION: L (L: integer larger than two) scanning electrodes are selected at the same time and a select pulse series is made to correspond to a select matrix of L rows by K columns (K: integer) which substantially has orthogonality. Further, when gradation data are displayed, an RMS voltage applied to pixels on a scanning electrode in an unselected state is held substantially at a specific nonselect voltage value by applying two kind of voltage pulses to pixels so that a component varying with the density level of the data to be displayed is included in respective crest values. In this case, the frequency of scanning until when the RMS voltage applied to the pixels on the scanning electrode in the unselected state substantially reaches a specific nonselect voltage value is set to more than 2 to less than 2K. Consequently, a moving picture is smoothly displayed and lateral stripe unevenness is suppressed.

Citation 3: H10-260659 Automatic Translation

[Claim(s)]

[Claim 1] While making a selection pulse sequence correspond to a selection row sequence (K is an integer) of an L line K sequence which is a method of driving a liquid crystal display which uses the Multiplex drive, chooses simultaneously L scanning electrodes (L is two or more integers), and has an orthogonality substantially, By impressing to a pixel two kinds of voltage pulses which contain in each peak value an ingredient which changes according to a concentration level of data which should be displayed when displaying gradation data, A predetermined non-selection-voltage value maintains effectually RMS voltage impressed to a pixel on a scanning electrode in a non selection state, A method of driving a liquid crystal display setting scanning frequency until RMS voltage impressed to a pixel on a scanning electrode in a non selection state is effectually in agreement with a predetermined non-selection-voltage value to less than $2K$ exceeding 2 when a specific scanning electrode group by which simultaneous selection is made is observed.

[Claim 2] A method of driving the liquid crystal display according to claim 1 using together gradation generation by a frame modulation method.

[Claim 2] A method of driving the liquid crystal display according to claim 1 or 2, wherein a frame modulation method is accompanied by spatial modulation.

[Claim 4] A method of driving the liquid crystal display according to claim 1, 2, or 3, wherein the number of scanning electrodes by which simultaneous selection is made is four.

[Translation done.]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-260659

(43) 公開日 平成10年(1998) 9月29日

(51) Int.Cl. ⁶	識別記号	F I
G 0 9 G 3/36		G 0 9 G 3/36
G 0 2 F 1/133	5 4 5	G 0 2 F 1/133
	5 7 5	5 4 5
		5 7 5

審査請求 未請求 請求項の数 4 O L (全 7 頁)

(21) 出願番号 特願平9-66764

(22) 出願日 平成9年(1997) 3月19日

(71) 出願人 000000044

旭硝子株式会社

東京都千代田区丸の内2丁目1番2号

(72) 発明者 永井 真

神奈川県横浜市神奈川区羽沢町1150番地

旭硝子株式会社中央研究所内

(72) 発明者 平井 良典

神奈川県横浜市神奈川区羽沢町1150番地

旭硝子株式会社中央研究所内

(72) 発明者 高野 智弘

神奈川県横浜市神奈川区羽沢町1150番地

旭硝子株式会社中央研究所内

(74) 代理人 弁理士 泉名 謙治

最終頁に続く

(54) 【発明の名称】 液晶表示装置の駆動法

(57) 【要約】

【課題】 AM法による階調を採用した複数ライン同時選択法による液晶表示装置の駆動法で動画表示をスムーズに行うとともに、横筋むらも抑制する。

【解決手段】 同時選択される特定の走査電極群に注目した場合に、非選択状態にある走査電極上の画素に印加されるRMS電圧が実効的に所定の非選択電圧値に一致するまでの走査回数を、2を超えて2K未満に設定する。

【特許請求の範囲】

【請求項1】マルチプレックス駆動を使用した液晶表示装置の駆動法であって、

L本(Lは2以上の整数)の走査電極を同時に選択し、実質的に直交性を有するL行K列の選択行列(Kは整数)に選択パルス系列を対応させるとともに、階調データの表示に際し、表示すべきデータの濃度レベルに応じて変化する成分をそれぞれの波高値に含むような2種類の電圧パルスを画素に印加することにより、非選択状態にある走査電極上の画素に印加されるRMS電圧を実効的に所定の非選択電圧値に維持されるようにし、さらに、

同時選択される特定の走査電極群に注目した場合に、非選択状態にある走査電極上の画素に印加されるRMS電圧が実効的に所定の非選択電圧値に一致するまでの走査回数を、2を超えて2K未満に設定することを特徴とする液晶表示装置の駆動法。

【請求項2】フレーム変調法による階調生成を併用することを特徴とする請求項1記載の液晶表示装置の駆動法。

【請求項2】フレーム変調法は空間変調を伴うことを特徴とする請求項1または2記載の液晶表示装置の駆動法。

【請求項4】同時選択される走査電極の数が4本であることを特徴とする請求項1、2または3記載の液晶表示装置の駆動法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、単純マトリクス型液晶表示装置の階調駆動法に関する。

【0002】

【従来の技術】単純マトリクス型液晶表示素子の基本的な駆動方式(マルチプレックス駆動)としては、1ライン順次選択法(例えばAPT: Alt Pleshko Technique)やそれを改良したIAPT: Improved Alt Pleshko Technique)が従来から良く知られている。この手法はオン/オフレベルを簡単に駆動できるため、マルチプレックス駆動方式として非常に有効である。しかし、単純マトリクス型液晶表示素子はTFTなどの能動素子を用いないため、高速応答性の液晶表示素子を駆動した場合には、フレーム応答によるコントラスト低下が生じる問題があった。

【0003】これを解決するために提案された手法が、複数ライン同時選択(Multi Line Selection)法であり、これにより高速で高コントラストの表示が可能となってきた。また、同様の目的で全ライン同時選択するタイプ(AA: Active Addressing)を用いた試みも報告されている。このように新しいアドレッシング技術が進展し、表示の品位が向上してきている。

【0004】ところで、近年のパーソナルコンピュータ

やTVなどのディスプレイにおいて、多階調表示することへの要求が高まってきており、液晶表示素子においても例外ではない。階調表示には、いくつかの方法が用いられている。

【0005】トランジスタ、ダイオードなどを用いた能動型(アクティブタイプ)駆動方式においては、表示データの濃度レベルに応じて高さが変化するような電圧パルスを用いて、比較的単純に振幅変調ができる。これは、液晶に加えられる電圧が基本的にスタティック波形であるためである。

【0006】しかし、STN(スーパーツイステッドネマチック)素子などに代表される非能動型(パッシブタイプ)のマルチプレックス駆動方式においては、単純に表示データの濃度レベルに応じて高さが変化するような電圧パルスを印加すると、非選択時の電圧が変動してしまう。このような状況下で、非能動型マルチプレックス駆動方式において、階調を表示する方式として、いくつかの方式が用いられ、または提案されてきている。

【0007】

【発明が解決しようとする課題】従来のSTNの駆動においては、階調表示を行うために、フレーム変調(FRC: Frame Rate Control)法やパルス幅変調(PWM: Pulse Width Modulation)法が提案され、かつ用いられている。また、最近、振幅変調(AM: Amplitude Modulation)法も提案された。以下、簡単にその説明をし、続いて、これらの手法を複数ライン同時選択に適用した場合の問題を説明する。

【0008】(1)フレーム変調(FRC)法

複数の表示フレームを用いて階調を表示する方式である。つまり、2値状態であるオン状態とオフ状態の数により中間調を構成する。例えば、3フレームを用いた場合、オン/オン/オン、オン/オフ/オン、オフ/オン/オフ、オフ/オフ/オフの4つの状態が表示できる。

【0009】しかし、この方式で多階調化すると、フリッカー(ちらつき)の発生につながる問題がある。フレーム数が増えるので表示が完結するまでの時間が長くなるためである。そのため、実際には、FRC法と空間的に位相をずらす空間変調法とを組合せて、このようなちらつきを見えにくくすることが多い。しかしそれでも、16階調程度が限界と考えられている。

【0010】もう一つの重要な問題は、ビデオ表示への対応が困難な点にある。例えば動画を表示させるためには、動画の切り替わる周期で表示が完結する必要がある。このため、多くのフレームを用いることができず、多階調表示が困難となる。

【0011】具体的には、例えば、フレーム周波数が120Hz(一般的な周波数であり、1フレーム長は8.3ms)の場合、毎秒30画面(30Hz)の動画を表示するためには、4フレームで表示を完結させる必要がある。この場合、表示できる階調数はたかだか5~8階

調程度である。このように、動画表示においてはFRCでは充分な多階調表示ができなかった。

【0012】(2) パルス幅変調 (PWM)

1選択期間を例えば 2^n 個に分割し、オン状態の期間とオフ状態の期間を振り分ける手法である。FRCをフレーム内で行う手法と考えてもよい。しかし、この手法は、分割数に比例して駆動周波数が増大するため、高密度、多階調の表示になるほど表示むらが大きくなるという欠点がある。

【0013】(3) 振幅変調 (AM)

前述のように、単純マトリクスマルチプレックス型の液晶表示装置では、単純に表示データの濃度レベルに応じて高さが変化するような電圧パルスを印加できず、非選択画素の実効値電圧の変動を防ぐための工夫が必要である。このために、複数の電圧を印加する手法と、仮想電極を用いる手法の2つが提案されている。

【0014】前者は、2つ以上のフレームで異なるデータ(カラム)電圧を印加するか、1選択期間を2つ以上に分け、異なるデータ電圧を印加する手法である。複数の電圧印加により非選択時の電圧実効値が一定となり、正しい階調表示が実現できる。具体的には、例えば、数1の2種のデータX、Yに対応する電圧を、フレームごとまたは1選択期間中に切替えて印加すればよい。

【0015】

【数1】 $X = d + (1 - d^2)^{0.5}$

$Y = d - (1 - d^2)^{0.5}$

【0016】ここで、dは表示データ(オンを-1とし、オフを1としたデータ)である。以後、数1に示したような複数のデータX、Yを分割データと呼ぶことにする。このような分割データの一部のみを印加した時点では、電圧実効値が所望の値に一定せず、アドレッシングが完了していない。このため、これらの分割データをフレームごとに分けて印加する場合、このフレームを通常のフレームと区別して、サブフレームと呼ぶことにする。特にXデータが印加されるサブフレームをXサブフレーム、Yデータが印加されるサブフレームをYサブフレームと呼ぶ。分割データは、データの濃度レベルに応じて変化する成分(d)を含む。また、それぞれの分割データは、補正項 $(\pm(1 - d^2)^{0.5})$ も含むため、非選択画素の電圧実効値を一定に保つことができる。なお、それぞれの分割データに基づいてさらに新しい分割データを生成することにより、2種を超える分割データを使用できる。

【0017】この手法では、複数の電圧レベルを供給できるように装置が必要である。K階調を表示するために、 $(2K - 2)$ 個のレベルの電圧が必要になる。つまり、8階調の場合なら、14レベルである。階調数が増えるほどレベル数は増大する。レベル数の増大は、大きなコストアップ要因である。また、基本的に2つのレベルでの電圧印加で1つの状態が決まるので、単位電圧印

加時間(電圧パルス幅)を一定にすると表示完結のフレーム長が従来の2倍になる。

【0018】非選択画素の実効値変動を防ぐ手法の他の一つは、1行以上の仮想行を設け、そこに、非選択時の電圧を補正するための仮想データを表示するように駆動するか、または仮想的に決められた電圧レベルを印加する手法である。この手法はフレーム長を2倍にしないので、周波数はほとんど変わらないという利点がある。しかし、全てのラインデータを用いた演算が必要なこと、供給する電圧のレベル数が階調数と補正レベル数との和になって、著しく増大することが欠点である。特に、電圧レベル数が増える点は重大で、AM法が広く用いられていない最大の理由である。

【0019】これらの2つの手法には、特開平6-138854、特開平6-236167に開示された方法や、同様の考え方で特開平6-89082(EP569974)にPHM(Pulse Hight Modulation)と称して開示された手法をも含むことができる。

【0020】以上のように、振幅変調を用いた階調表示手法では、回路構成の複雑化と、多レベルのドライバの必要性によるコスト上昇が大きな課題となっていた。

【0021】かかる問題を解決するために、本出願人は特開平9-43571に記載された発明を提案した。これは、(a)階調データの表示に際し、それぞれの波高値に表示すべきデータの濃度レベルに応じて変化する成分を含むような複数の電圧パルスを画素に印加することにより、非選択状態にある走査電極上の画素に印加されるRMS電圧を表示の1フレーム内において実効的に一定とすること、および、(b)上記複数の電圧パルスに含まれる一部の電圧パルスの波高値が、表示に使用する画素の濃度状態の異なる少なくとも2つにおいて共通になるようにして、表示に必要な電圧パルスの波高値のレベル数を削減することを特徴とするもので、AM法に必要な電圧レベルの大幅な削減に成功した。

【0022】特開平9-43571には、ここに記載された発明を複数ライン同時選択法に適用する場合に、選択行列中の列ベクトルの印加順序との関係で、AM法による階調に必要な複数の分割データをどのような順序で印加するのがよいことについて言及されている。

【0023】すなわち、同時選択される特定の走査電極群に注目した場合に、データ電極に印加される信号は、所望の階調データを表示するために必要な全ての分割データを直交変換することによって形成された複数の信号を、選択行列の列ベクトルごとに1まとまりとなって、選択パルスの印加のタイミングに対応して連続的に印加することが好ましいというものである。このようにすると、データの分割数だけのスキャンを行うことにより、そのデータ電極上の画素の電圧実効値が非選択期間において所定の一定値に一致するため、カラム波形の低周波成分を抑制できる。したがって、動画表示のように画像

データが頻繁に変化する場合であっても、スムーズな画像変化が得られる。

【0024】しかしながら、このような分割データの印加順序を採用した場合に、横筋むらが見えるようになる場合があることがわかってきた。

【0025】すなわち、本発明は、AM法による階調を採用した複数ライン同時選択法による液晶表示装置の駆動法において、動画表示をスムーズに行うとともに、横筋むらも抑制できるような駆動法を提供する。

【0026】

【課題を解決するための手段】本発明は、前述の課題を解決するものであり、マルチプレックス駆動を使用した液晶表示装置の駆動法であって、L本（Lは2以上の整数）の走査電極を同時に選択し、実質的に直交性を有するL行K列の選択行列（Kは整数）に選択パルス系列を対応させるとともに、階調データの表示に際し、表示すべきデータの濃度レベルに応じて変化する成分をそれぞれの波高値に含むような2種類の電圧パルスを画素に印加することにより、非選択状態にある走査電極上の画素に印加されるRMS電圧を実効的に所定の非選択電圧値に維持されるようにし、さらに、同時選択される特定の走査電極群に注目した場合に、非選択状態にある走査電極上の画素に印加されるRMS電圧が実効的に所定の非選択電圧値に一致するまでの走査回数を、2を超えて2K未満に設定することを特徴とする液晶表示装置の駆動法、を提供する。

【0027】

【発明の実施の形態】以下の本明細書の説明では、走査電極を行電極ともいい、データ電極を列電極ともいう。

【0028】前述のように、本発明は、2つの公知の駆動法を採用することを前提とする。1つは、L本（Lは2以上の整数）の走査電極を同時に選択し、実質的に直交性を有するL行K列の選択行列（Kは整数）に選択パルス系列を対応させる、いわゆる複数ライン同時選択法である。他の1つは、階調データの表示に際し、表示すべきデータの濃度レベルに応じて変化する成分をそれぞれの波高値に含むような2種類の電圧パルスを画素に印加することにより、非選択状態にある走査電極上の画素に印加されるRMS電圧を実効的に所定の非選択電圧値に維持されるようにするいわゆるAM法による階調表示法である。

【0029】AM法に含まれる方法は、出願人が、特開平6-138854、特開平6-236167で開示している方法と、特開平6-89082に開示された方法があるが、これらは、AM方式の無限にある解のうちのいくつかをそれぞれ提案したものになっている。すなわち、それぞれの波高値に表示すべきデータの濃度レベルに応じて変化する成分を含むような複数の電圧パルスを画素に印加することによって、階調表示する方法は以下のような条件で表される。

【0030】L（2以上）本の走査電極を同時に選択し、選択された走査電極へ印加する信号としては、直交関数信号 $A[A_{mi}]$ （ここで、 A_{mi} はL行K列の直交行列Aのm行i列の要素で1、-1、または0。mは1～Lの整数であり、iは1～Kの整数であり、1表示サイクル中のi番目の選択信号に相当する。）を加えるものとした場合に、特定のカラムの、一括選択される電極のグループにおけるj番目（jは1～Lの整数）のラインの上の画素について、所定の階調レベル d_j （ d_j は階調の濃度に応じてオフを示す1とオンを示す-1との間の値をとる。）を得るために、 $(C_1, C_2, \dots, C_K) = (d_1, d_2, \dots, d_L)A$ とすると、列電圧には実質的に数2によって表現される2種類の電圧に比例する電圧が印加される。

【0031】

$$【数2】 X_i = C_i + (q_i - C_i^2)^{1/2}$$

$$Y_i = C_i - (q_i - C_i^2)^{1/2}$$

【0032】ただし、 $\sum q_i = \text{一定} \geq \text{tr}[{}^tAA]$ である（ここで、tは行列の転置を、 $\text{tr}[\]$ は $[\]$ 内の行列の対角成分の和を示す）。

【0033】出願人が、特開平6-236167で開示している方法は、 $\sum q_i = \text{tr}[{}^tAA]$ 、かつ、 q_i が全てのiについて等しい場合であり、特開平6-89082に開示された方法のうち、Split Interval Modeと称される方法は、パルス幅変調による階調表示方法に合わせて、 q_i をiについて変動させながら設定したものである。もちろん、これらは結果として、互いに異なった電圧パルスを使用することになる。

【0034】本発明では、上記のいずれのAM法も採用可能であるが、以下は、説明の便宜上、数1の2つのレベルの使用に基づいた駆動法を例にとって説明する。

【0035】上記の2つの提案をより具体的に説明するため、まず、複数行同時選択法において、AM法による階調表示を行った場合の選択パルスシーケンスの例を具体的に説明する。

【0036】AM法を伴わない複数ライン同時選択法における列電極表示パターンベクトル(D)と列電極電圧シーケンスベクトル(c)との関係は一般的に数3のように、ベクトルとマトリクスとからなる表式で書ける。

【0037】

$$【数3】 (c) = (D)(S)$$

$$\text{ただし } (c) = (c_1, c_2, \dots, c_N)$$

$$(D) = (D_1, D_2, \dots, D_M)$$

(D) : 列電極表示パターンベクトル

(c) : 列電極電圧シーケンスベクトル

(S) : 行電極パルスシーケンス行列

【0038】ここで、ベクトル(D)、ベクトル

(c)、行列(S)は以下のようなものである。列電極表示パターンベクトル $(D) = (D_1, D_2, \dots, D_M)$ は、行電極本数M（仮想電極や仮想サブグループ

を含む)と等しい要素を持ち、特定の列電極上の行電極に対応する表示データを要素とする。従前と同様に、オフの場合を1、オンの場合を-1とする。列電極電圧シーケンスベクトル $(c) = (c_1, c_2, \dots, c_N)$ は、1フレーム内に印加されるパルス数Nと等しい要素を持ち、特定の列電極に対する電圧レベルを1フレーム内で時系列で並べたものを要素とする。

【0039】行電極パルスシーケンス行列（S）は、M

行N列の行列であり、特定の列電極に対する行電極電圧レベルからなる列ベクトルを1フレーム内で時系列で並べたものを要素とする。非選択の行電極に対応する要素は0とされる。典型的な行電極パルスシーケンス行列(S)は、選択行列Aのi列目の列ベクトル A_i 、ならびにゼロベクトルZ。により数4のように書かれる。

【 0 0 4 0 】

【数4】

$$(S) = \begin{bmatrix} A_1 & Z_0 & Z_0 & \cdots & Z_0 & A_2 & Z_0 & \cdots & Z_0 & A_3 & Z_0 & \cdots & Z_0 & \cdots & A_k & Z_0 & \cdots & Z_0 \\ Z_0 & A_2 & Z_0 & \cdots & Z_0 & Z_0 & A_3 & \cdots & Z_0 & Z_0 & A_4 & \cdots & Z_0 & \cdots & Z_0 & A_1 & \cdots & Z_0 \\ Z_0 & Z_0 & A_3 & \cdots & Z_0 & Z_0 & Z_0 & \cdots & Z_0 & Z_0 & Z_0 & \cdots & Z_0 & \cdots & Z_0 & Z_0 & \cdots & Z_0 \\ \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot \\ \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot \\ Z_0 & Z_0 & Z_0 & \cdots & A_p & Z_0 & Z_0 & \cdots & A_q & Z_0 & Z_0 & \cdots & A_r & \cdots & Z_0 & Z_0 & \cdots & A_{p-1} \end{bmatrix}$$

【0041】複数ライン同時選択法の原理によれば、行電極パルスシーケンス行列(S)内の列ベクトルの入れ替えは任意に行うことができる。したがって、行電極サブグループの数 N_s と選択行列Aの列ベクトルの数Kとの間に特定の関係を満足させれば、行電極パルスシーケンス行列(S)内の列ベクトルの入れ替えにより、 N_s 番目のサブグループの選択からサブグループ1の選択に移行する場合の、選択行列Aの列ベクトルの飛びをなくせる。

【0042】具体的には、同時選択行本数（仮想電極も含めて）が4本で選択行列Aの列ベクトルの数が4の場合

合は、サブグループの数を81とすれば、数5に示すように、サブグループ80からサブグループ1の選択に移行する際の選択行列の列ベクトルの飛びをなくせる。こうすると、不必要な低周波成分をなくせるので、フリッカーの抑制に効果的である場合が多い。サブグループの数が、現実のパネルと合致しない場合は、ダミーのサブグループを設けることにより、選択行列の列ベクトルの飛びをなくせる。

【0043】

【数5】

$$(S) = \begin{pmatrix} A_1 & Z_0 & Z_0 & \cdots & Z_0 & A_2 & Z_0 & \cdots & Z_0 & A_3 & Z_0 & \cdots & Z_0 & A_4 & Z_0 & \cdots & Z_0 \\ Z_0 & A_2 & Z_0 & \cdots & Z_0 & Z_0 & A_3 & \cdots & Z_0 & Z_0 & A_4 & \cdots & Z_0 & Z_0 & A_1 & \cdots & Z_0 \\ Z_0 & Z_0 & A_3 & \cdots & Z_0 & Z_0 & Z_0 & \cdots & Z_0 & Z_0 & Z_0 & \cdots & Z_0 & Z_0 & Z_0 & \cdots & Z_0 \\ \cdot & \cdot & \cdot & & \cdot & \cdot & \cdot & & \cdot & \cdot & \cdot & & \cdot & \cdot & \cdot & & \cdot \\ \cdot & \cdot & \cdot & & \cdot & \cdot & \cdot & & \cdot & \cdot & \cdot & & \cdot & \cdot & \cdot & & \cdot \\ Z_0 & Z_0 & Z_0 & \cdots & A_1 & Z_0 & Z_0 & \cdots & A_2 & Z_0 & Z_0 & \cdots & A_3 & Z_0 & Z_0 & \cdots & A_4 \end{pmatrix}$$

【００４４】ところで、本発明で採用したＡＭ法においては、１つのサブフレームでは、非選択画素の電圧実効値が一定にはならず、最低２つのサブフレームを必要とする。このような本発明において、１フレームの列電極表示パターンベクトル（Ｄ）と列電極電圧シーケンスベ

クトル(c)との関係を表現するためには、上記の表式に若干の修正を加える必要がある。2つのサブフレームX、Yで1フレームを表現する場合を例にとり、この場合の(D)、(c)、(S)を先のAM法を併用しない場合と区別して、それぞれ、 (D_{X+Y}) 、 (c_{X+Y}) 、

$$(S_{x+y}) = \begin{bmatrix} S & z_0 \\ z_0 & S \end{bmatrix}$$

【0057】一方、特開平9-43571で開示した方法は、数9のような列電極電圧シーケンスベクトル(c

$x+y$)となる。

【0058】

【数9】 $(c_{x+y}) = (g_{x^1_1}, g_{x^2_2}, g_{x^3_3}, g_{x^4_4}, g_{x^5_1}, g_{y^6_2}, g_{y^7_3}, g_{y^1_1}, g_{y^2_2}, g_{y^3_3}, g_{y^4_4}, g_{y^5_1}, g_{x^6_2}, g_{x^7_3}, g_{x^1_2}, g_{x^2_3}, g_{x^3_4}, g_{x^4_1}, g_{x^5_2}, g_{y^6_3}, g_{y^7_4}, g_{y^1_2}, g_{y^2_3}, g_{y^3_4}, g_{y^4_1}, g_{y^5_2}, g_{x^6_3}, g_{x^7_4}, g_{x^1_3}, g_{x^2_4}, g_{x^3_1}, g_{x^4_2}, g_{x^5_3}, g_{y^6_4}, g_{y^7_1}, g_{y^1_3}, g_{y^2_4}, g_{y^3_1}, g_{y^4_2}, g_{y^5_3}, g_{x^6_4}, g_{x^7_1}, g_{x^1_4}, g_{x^2_1}, g_{x^3_2}, g_{x^4_3}, g_{x^5_4}, g_{y^6_1}, g_{y^7_2}, g_{y^1_4}, g_{y^2_1}, g_{y^3_2}, g_{y^4_3}, g_{y^5_4}, g_{x^6_1}, g_{x^7_2})$

【0059】この場合も、5選択パルス(すなわち、5サブグループの選択)を周期にして分割データXに基づくカラム電圧レベルと分割データYに基づくカラム電圧レベルとを入れ替えている。

【0060】数9のカラム電圧シーケンスを使用する場合に比べて、数8のカラム電圧シーケンスを使用する場合は、顕著に横筋むらが低減する。一方、 $k=K$ とすると、データ電極上の画素の電圧実効値が非選択期間において所定の一定値に一致するまでに時間がかかるので、動画表示を行うと、それが縦筋状のむらとなる欠点がある。

【0061】数9のカラム電圧シーケンスを使用する場合に比べて、数8のカラム電圧シーケンスを使用する場合に横筋むらが低減する理由は明らかではない。しかし、この横筋むらは、中間調を画面全体に表示した場合、各行電極での平均した実効電圧は等しいものの、フレーム応答が起こった場合は、駆動電圧のパルス系列の違いが行単位の明暗として観測されるものではないかと

考えられ、数8のカラム電圧シーケンスの方が非選択時の電圧が一定になる周期が長いので、パルス系列も平均化されやすいのではないかと推察される。

【0062】特に、AM法による階調表示とFRC法による階調表示とを併用し、複数ライン同時選択法により仮想ラインを用いて駆動する場合(たとえば、3本のライン同時選択に1本の仮想ラインを使用した場合など)にこの横筋むらは顕著になる。逆に、このような場合に本発明を適用することが非常に有効である。

【0063】これまでの例では、選択ベクトルはサブグループの選択毎に変化する(たとえば、選択ベクトルが選択行列内でインクリメントされる)ベクトルシーケンスの例を示したが、ベクトルシーケンスとしては、いくつかのサブグループの選択にわたり同一選択ベクトルを用いることもできる。最も長い同一選択ベクトルの使用は、2サブフレームにわたる場合である。すなわち、第1、第2スキャンがベクトル1、次の2スキャンがベクトル2、というケースである。この場合、数13のように、ベクトルが毎選択ごとに変化する場合に比べ、カラム電圧波形の基本周波数は非常に低くなる。この、基本周波数は、いくつかの選択毎に周期的にベクトルを進めることにより、調整できる。Wパルスごとに、ベクトルを進める場合、数8の場合に比べ、基本周波数は $1/W$ 倍になる。

【0064】

【発明の効果】本発明のによれば、AM法による階調を採用した複数ライン同時選択法による液晶表示装置の駆動法において、動画表示をスムーズに行うとともに、横筋むらも抑制できるような駆動法が得られる。

フロントページの続き

(72)発明者 北村 昌和

神奈川県横浜市神奈川区羽沢町1150番地
旭硝子株式会社中央研究所内